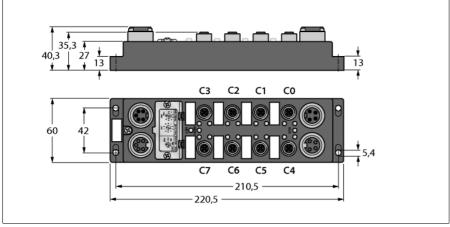


# I/O Modul für DeviceNet 8 digitale pnp Eingänge 8 digitale Ausgänge 2 A FDNP-P0808H-TT

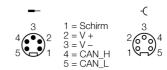


35,3 40,3 27 13	
C3 C2 C1 C0	
C7 C6 C5 C4	
210,5 ————	
320 F	

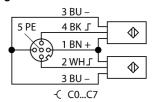
	8 digitale	pnp	Eingänge
--	------------	-----	----------

- 8 digitale Ausgänge 2 A
- Drahtbruchüberwachung
- Kurzschlussüberwachung
- Kanalbezogene Diagnose
- Pro Steckverbinder ein Kanal
- Separate Aktuatorversorgung
- Glasfaserverstärktes Gehäuse
- Schock- und Schwingungsgeprüft
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

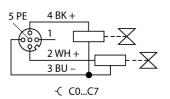
#### Feldbus



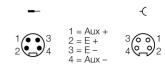
### Eingang M12 x 1



### Ausgang M12 x 1



## Spannungsversorgung 7/8"



Тур	FDNP-P0808H-TT				
Ident-No.	F0112				
Anzahl der Kanäle	16				
Betriebs-/Lastspannung	1126 VDC				
Betriebsstrom	< 100 mA				
Anschlusstechnik Spannungsversorgung	2 x 7/8"				
Eingänge					
Kanalanzahl	(8) 3-Draht pnp Sensoren				
Eingangsspannung	1326 VDC				
Speisestrom	< 80 mA pro Eingang, kurzschlussfest				
Schaltschwelle	EN 61131-3				
	low max.: 1.5 mA / high min.: 2 mA				
Eingangsverzögerung	2.5 ms				
Schaltfrequenz	≤ 100 Hz				
Max. Eingangsstrom	7 mA				
Potenzialtrennung	galvanische Trennung zum Bus				
Ausgänge					
Kanalanzahl	(8) DC Aktuatoren				
Ausgangsspannung	24 VDC				
Ausgangsstrom pro Kanal	2,0 A, kurzschlussfest				
Lastart	ohmsch, induktiv, Lampenlast				
Schaltfrequenz	≤ 100 Hz				
Gleichzeitigkeitsfaktor	0.5				
Potenzialtrennung	galvanische Trennung zum Bus				
Sensorversorgung	busseitig				
Aktuatorversorgung	separat (Aux)				
Übertragungsrate Feldbus	125/250/500 Kbit/s				
Adressierung Feldbus	063 (dezimal) über Drehcodierschalter				



Abmessungen (B x L x H)	60 x 220.5 x 27 mm
Gehäusematerial	glasfaserverstärktes Polyamid (PA6-GF30)
Montage	4 Befestigungslöcher Ø 5,4 mm
Umgebungstemperatur	-25+70 °C
Schutzart	IP67
MTTF	143 Jahre nach SN 29500 (Ed. 99) 20 °C
Zulassungen	CE, UL, CSA, FM



### Daten im Prozessabbild

C1P4: Steckverbinder 1, Pin 4 APS: Auxiliary Status ISS-3: Kurzschluss Kanal 3 IOS-2: Drahtbruch Kanal 2 OS: Ausgangsstatus

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C3P2	C3P4	C2P2	C2P4	C1P2	C1P4	C0P2	C0P4
	Byte 1	ISS-7	ISS-6	ISS-5	ISS-4	ISS-3	ISS-2	ISS-1	ISS-0
	Byte 2	IOS-7	IOS-6	IOS-5	IOS-4	IOS-3	IOS-2	IOS-1	IOS-0
	Byte 3	OS-7	OS-6	OS-5	OS-4	OS-3	OS-2	OS-1	OS-0
	Byte 4	_	APS	-	-	-	-	-	-
Output	Byte 0	C7P2	C7P4	C6P2	C6P4	C5P2	C5P4	C4P2	C4P4