

Signal Processing

Präzisions-Interpolator / Splitter, Präzisions-Sinusvervielfacher

Wandlung von SinCos-Gebersignale in vervielfachte

SinCos-Ausgangssignale und HTL- oder TTL-Ausgangssignale

HEAG 160



HEAG 160

Merkmale

- Wandlung von SinCos-Signalen in vervielfachte SinCos-Signale
- Zusätzlich interpolierte HTL- oder TTL-Signale (Vervielfachung oder Teilung)
- Oversampling mit 24 MHz
- Digitale Vorfilterung
- Sehr hohe Ausgangsfrequenzen möglich

Optional

- Integrierter Verstärker
- Zwei Sinuseingänge zur Rundlaufkompensation des angeschlossenen Gebers
- Fehlerausgang, externe Stromversorgung

Technische Daten - elektrisch

Betriebsspannung	5 VDC $\pm 5\%$ 10...30 VDC
Betriebsstrom	≤ 500 mA (5 VDC) ≤ 300 mA (10...30 VDC)
Eingänge	SinCos 2x SinCos
Eingangssignale	A+, A-, B+, B-, R+, R-
Eingangsfrequenz	≤ 0 kHz
Ausgänge	SinCos + TTL SinCos + HTL Fehlerausgang
Ausgangssignale	A+, B+, R+, A-, B-, R- Option: A+, B+, R+, A-, B-, R-, Error-
Ausgangsfrequenz	≤ 2 MHz (HTL) ≤ 5 MHz (TTL) ≤ 600 kHz (SinCos)
Amplitudenauflösung	12 Bit
Interpolationsfaktor für SinCos-Ausgang (Vervielfachung)	1...128
Interpolationsfaktor für HTL-Ausgang (Vervielfachung)	1...2048
Interpolationsfaktor für HTL-Ausgang (Teilung)	1/2...1/2048
Interpolationsfaktor für TTL-Ausgang (Vervielfachung)	1...2048
Interpolationsfaktor für TTL-Ausgang (Teilung)	1/2...1/2048

Technische Daten - mechanisch

Abmessungen B x H x L	122 x 122 x 80 mm
Schutzart DIN EN 60529	IP 65
Betriebstemperatur	0...+50 °C
Widerstandsfähigkeit	DIN EN 60068-2-6 Vibration 1 g, 50-2000 Hz DIN EN 60068-2-27 Schock 30 g, 11 ms
Masse ca.	1 kg
Anschluss	Stecker M23, 12-polig Stecker, 3-polig, externer Stromanschluss

HEAG 160

HEAG 160 -			-		-		-		-	
------------	--	--	---	--	---	--	---	--	---	--

V Mit integrierten Vorverstärker

1	4	16	64
2	8	32	128

1	32	1024	1/16	1/512
2	64	2048	1/32	1/1024
4	128	1/2	1/64	1/2048
8	256	1/4	1/128	
16	512	1/8	1/256	

Signal Processing

Präzisions-Interpolator / Splitter, Präzisions-Sinusvervielfacher

Wandlung von SinCos-Gebersignale in vervielfachte

SinCos-Ausgangssignale und HTL- oder TTL-Ausgangssignale

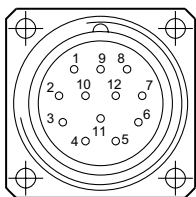
HEAG 160

Anschlussbelegung

Ansicht A - Eingang Gebersignale

Flanschdose, Buchsenkontakte, linksdrehend

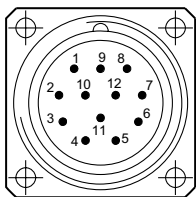
Buchse	Belegung
Pin 1	B- (inv.)
Pin 2	5 VDC
Pin 3	R+ (Nullimpuls)
Pin 4	R- (Nullimpuls inv.)
Pin 5	A+
Pin 6	A- (inv.)
Pin 7	n.c.
Pin 8	B+
Pin 9	n.c.
Pin 10	0 V
Pin 11	0 V
Pin 12	5 VDC



Ansicht C - TTL- oder HTL-Ausgang

Flanschdose, Stiftkontakte, linksdrehend

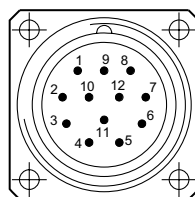
Stift	Belegung
Pin 1	B- _{TTL oder HTL} (inv.)
Pin 2	n.c.
Pin 3	R+ _{TTL oder HTL} (Nullimpuls)
Pin 4	R- _{TTL oder HTL} (Nullimpuls inv.)
Pin 5	A+ _{TTL oder HTL}
Pin 6	A- _{TTL oder HTL} (inv.)
Pin 7	n.c.
Pin 8	B+ _{TTL oder HTL}
Pin 9	n.c.
Pin 10	0 V
Pin 11	0 V
Pin 12	n.c.



Ansicht B - sin/cos-Ausgang

Flanschdose, Stiftkontakte, linksdrehend

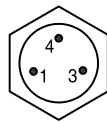
Stift	Belegung
Pin 1	B- _{MULT} (inv.)
Pin 2	5 VDC (n.c. bei Option mit externer Stromversorgung)
Pin 3	R+ _{MULT} (Nullimpuls)
Pin 4	R- _{MULT} (Nullimpuls inv.)
Pin 5	A+ _{MULT}
Pin 6	A- _{MULT} (inv.)
Pin 7	n.c. (Error- bei Option mit Fehlerausgang)
Pin 8	B+ _{MULT}
Pin 9	n.c.
Pin 10	0 V
Pin 11	0 V
Pin 12	5 VDC (n.c. bei Option mit externer Stromversorgung)



Ansicht D - Externe Stromversorgung

Stiftkontakte

Stift	Belegung
Pin 1	10 ... 30 VDC
Pin 3	0 V
Pin 4	Schirm



Signal Processing

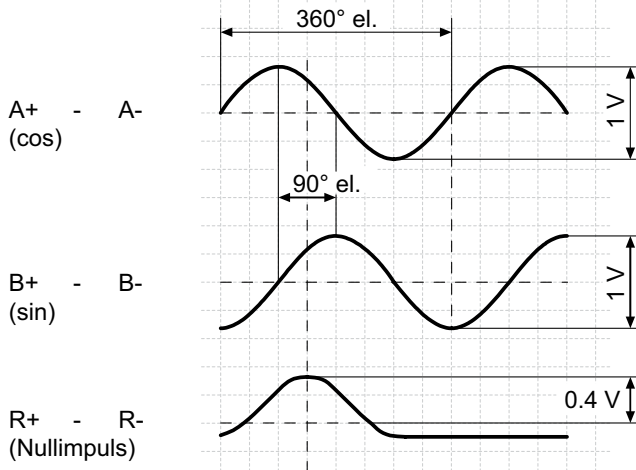
Präzisions-Interpolator / Splitter, Präzisions-Sinusvervielfacher

Wandlung von SinCos-Gebersignale in vervielfachte SinCos-Ausgangssignale und HTL- oder TTL-Ausgangssignale

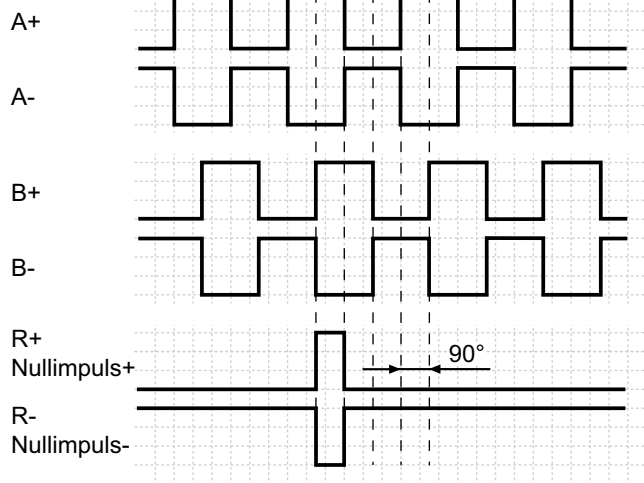
HEAG 160

Ausgangssignale

Vervielfachte Sinussignale



HTL oder TTL



Abmessungen

